

## AT32F407/437网口初始化卡在EMAC DMA软件复位

**Questions:** AT32F407/437 在使用 EMAC 网口在初始化时,调用 `emac_dma_software_reset_set()`; 函数之后, 程序会卡在 `while(emac_dma_software_reset_get() == SET)`, 应该怎样检查处理?

**Answer:****1. 程序会卡在 `while(emac_dma_software_reset_get() == SET)`的原因**

当软件调用 `emac_dma_software_reset_set()`;函数之后, 控制器会复位所有的逻辑电路, 在复位逻辑电路时, 需要有时钟提供, 如果此时没有 PHY 提供的时钟, 则会卡在此处。

**2. 检查处理方法**

对于 MII 模式, 如果 TXCLK 和 RXCLK 没有时钟, 则会卡住。

检查 TXCLK 和 RXCLK 是否正常:

- 先检查 TXCLK 和 RXCLK 的连线是否正确。
- 同时检查给 Ethernet PHY 提供的时钟是否正常, 因为 TXCLK 和 RXCLK 是 Ethernet PHY 给 EMAC 的, 如果给 Ethernet PHY 的时钟异常, 则 TXCLK 和 RXCLK 也会异常。

对于 RMII 模式, 如果 REF\_CLK 没有时钟, 则会卡住。

检查 REF\_CLK 时钟是否异常:

- 先检查 REF\_CLK 接线是否正确。
- 检查 REF\_CLK 线上是否有时钟, 同时检查给 Ethernet PHY 的时钟是否异常。

**类型:** MCU 应用

**适用型号:** AT32F407/437

**主功能:** EMAC

**次功能:** 无

文档版本历史

| 日期         | 版本    | 变更   |
|------------|-------|------|
| 2022.11.16 | 2.0.0 | 最初版本 |
|            |       |      |

## 重要通知 - 请仔细阅读

买方自行负责对本文所述雅特力产品和服务的选择和使用，雅特力概不承担与选择或使用本文所述雅特力产品和服务相关的任何责任。

无论之前是否有过任何形式的表示，本文档不以任何方式对任何知识产权进行任何明示或默示的授权或许可。如果本文档任何部分涉及任何第三方产品或服务，不应被视为雅特力授权使用此类第三方产品或服务，或许可其中的任何知识产权，或者被视为涉及以任何方式使用任何此类第三方产品或服务或其中任何知识产权的保证。

除非在雅特力的销售条款中另有说明，否则，雅特力对雅特力产品的使用和/或销售不做任何明示或默示的保证，包括但不限于有关适销性、适合特定用途（及其依据任何司法管辖区的法律的对应情况），或侵犯任何专利、版权或其他知识产权的默示保证。

雅特力产品并非设计或专门用于下列用途的产品：（A）对安全性有特别要求的应用，例如：生命支持、主动植入设备或对产品功能安全有要求的系统；（B）航空应用；（C）航天应用或航天环境；（D）武器，且/或（E）其他可能导致人身伤害、死亡及财产损害的应用。如果采购商擅自将其用于前述应用，即使采购商向雅特力发出了书面通知，风险及法律责任仍将由采购商单独承担，且采购商应独立负责在前述应用中满足所有法律和法规要求。

经销的雅特力产品如有不同于本文档中提出的声明和/或技术特点的规定，将立即导致雅特力针对本文所述雅特力产品或服务授予的任何保证失效，并且不应以任何形式造成或扩大雅特力的任何责任。

© 2022 雅特力科技 保留所有权利